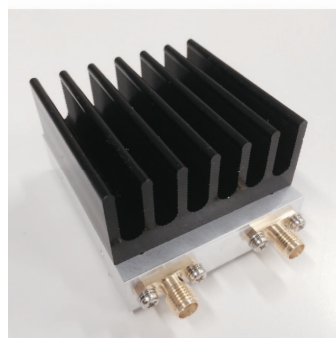


プログラマブル信号発生器

型名 DPL-4.2GF



型名 DPL-4.2GFH



特長

- 低位相雑音
- プログラマブル
- 1Hz ステップ
- 広帯域 50MHz～4200MHz
- +6V 単一電源動作
- 小型モジュールタイプ



株式会社ディエステクノロジー

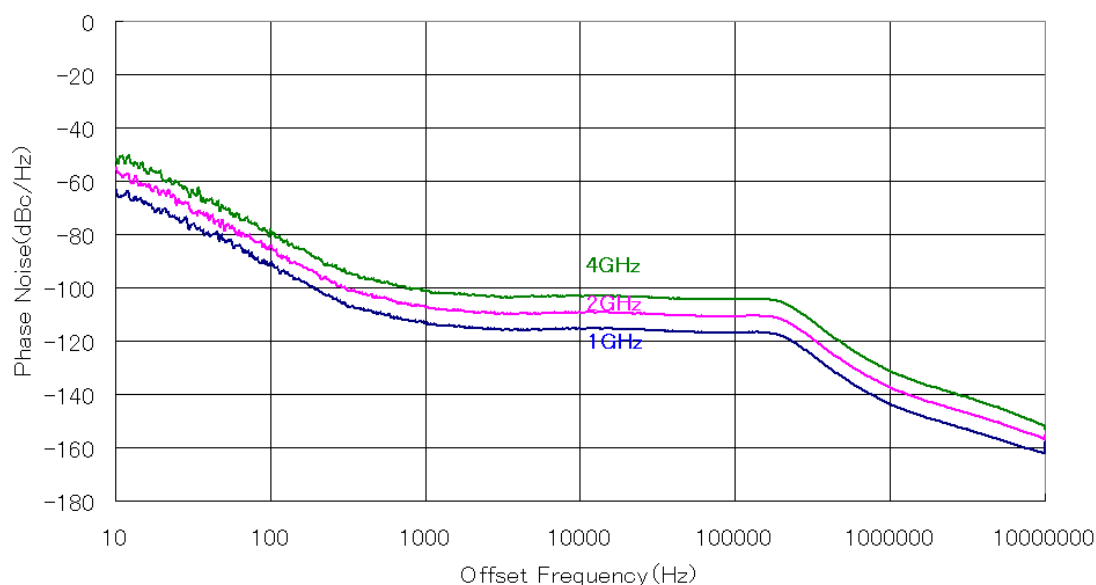
埼玉県朝霞市北原2-9-10

TEL 048-470-7030 FAX 048-470-7022 <http://www.dst.co.jp>

● 仕様

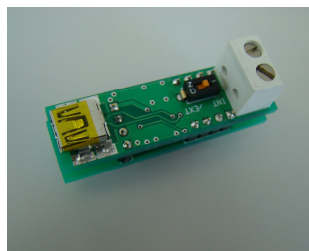
電源電圧／電流	+6V±5%、700mA以下	
周波数範囲	50MHz～4.2GHz	
周波数ステップ	1Hz ステップ	
出力レベル	+10dBm 以上	
出力インピーダンス	50Ω	
スプリアスレベル	-60dBc 以下	
高調波スプリアス	-8dBc 以下	
位相雑音 4GHz (typical)	-80dBc/Hz	@100Hz
	-97dBc/Hz	@1kHz
	-102dBc/Hz	@10kHz
	-105dBc/Hz	@100kHz
	-126dBc/Hz	@1MHz
内部基準周波数精度	±2ppm 以下 0°C～50°C温度範囲内	
外部クロック入力条件	10MHz -6dBm ～ +6dBm	
外部クロック入力インピーダンス	ハイインピーダンス(1KΩ 以上)	
ロック時間	最大 2msec	
	(1) SPI: SPI_STRB 立ち上がりから周波数が $f \pm 10\text{kHz}$ に安定するまで	
	(2) SCI: "CR"を受信後、周波数が $f \pm 10\text{kHz}$ に安定するまで	
動作温度範囲	0°C～+50°C (熱抵抗 5°C/W)の放熱板に取り付け時)	
外形寸法	50mm x 60mm x 12.5mm (突起物除く)	
	50mm x 60mm x 33.5mm (ヒートシンク付)	
インターフェース	(1) 調歩同期シリアル通信	9600bps、8ビット、1ストップビット、ノンパリティ
		3.3V CMOS レベル
	(2) 3線式 SPI 制御	3.3V CMOS レベル

● 位相雑音グラフ

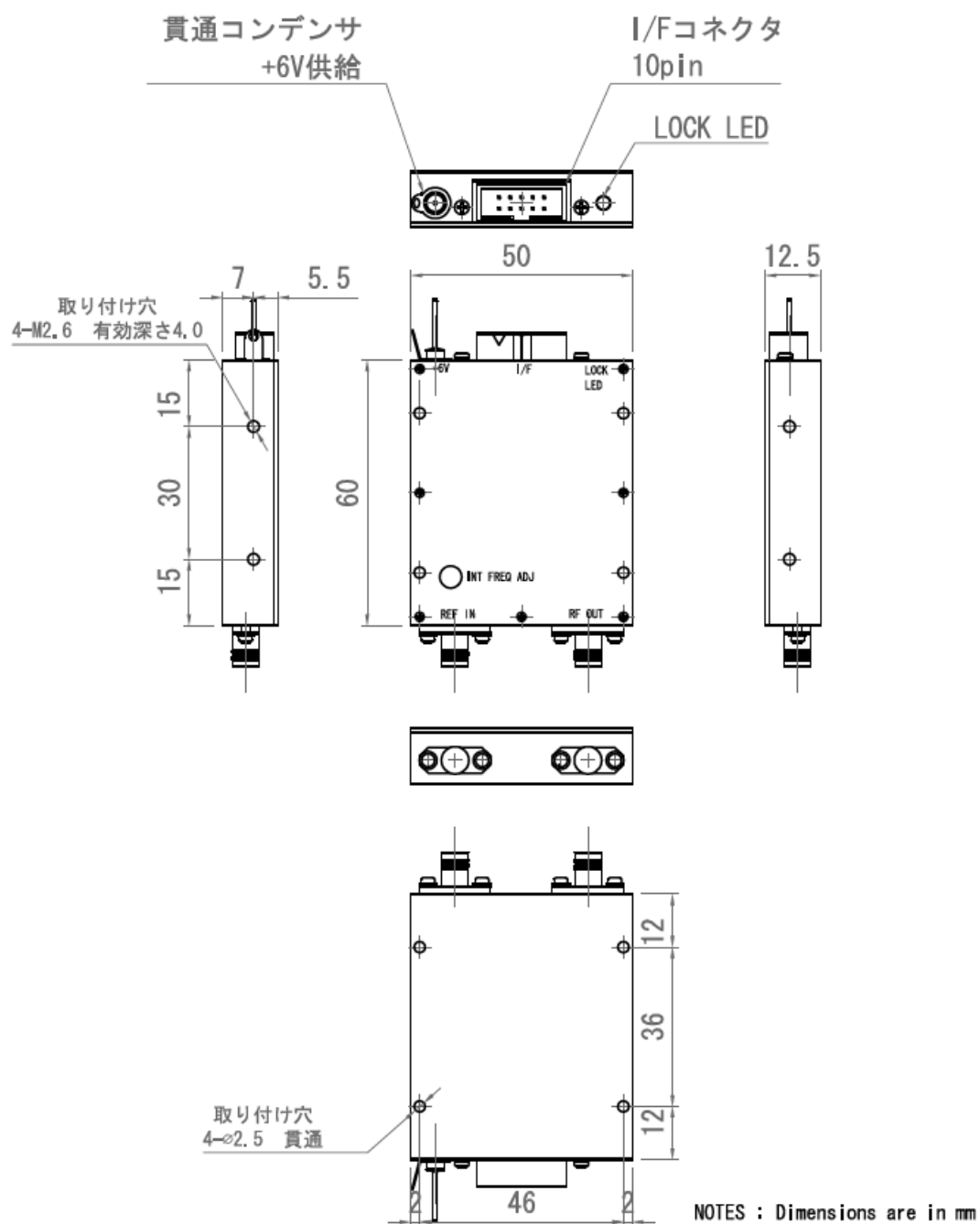


● オプション

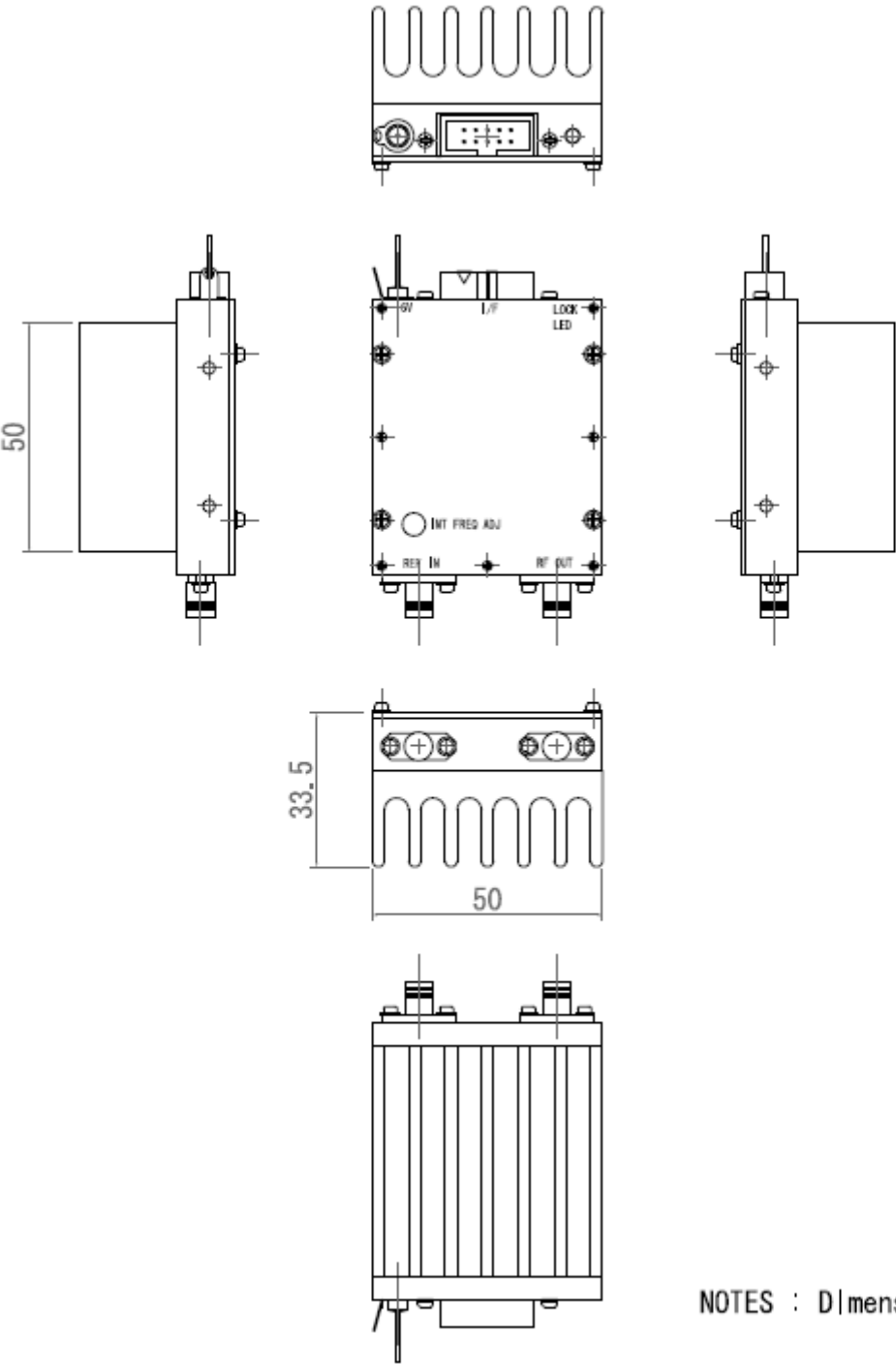
USB インターフェース USBIF-01



● DPL-4.2GF 外観図



DPL-4.2GFH 外觀圖



NOTES : Dimensions are in mm