

# プログラマブル信号発生器

型名 DPL-6GF



型名 DPL-6GFH



## 特長

- 低位相雑音
- プログラマブル  
(1KHz ステップまたは 2KHz ステップ)
- 広帯域 50MHz～6000MHz  
(中心周波数の±5%範囲で可変)
- +5V 単一電源動作
- 小型モジュールタイプ



株式会社ディエステクノロジー

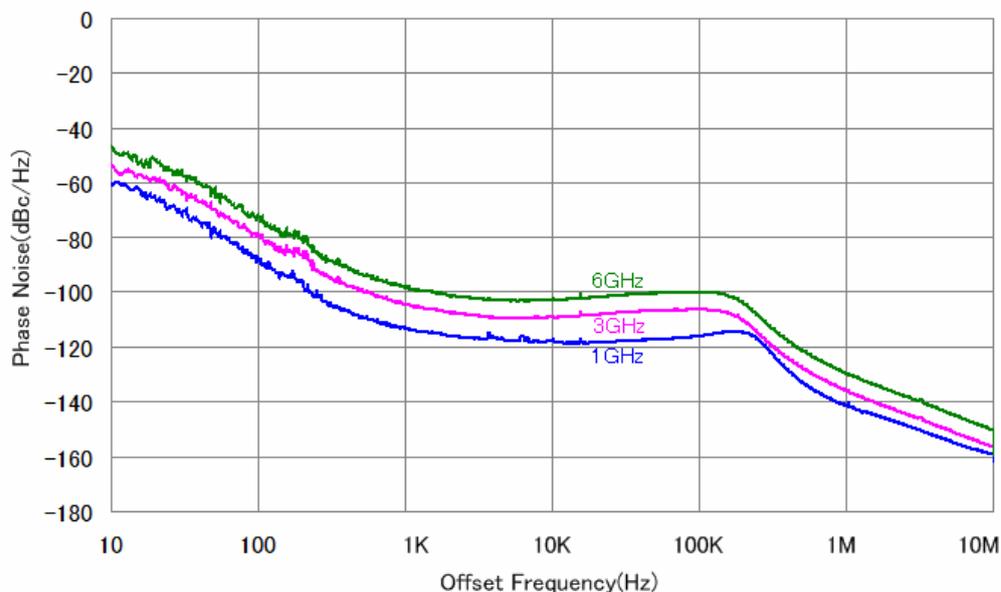
埼玉県朝霞市北原2-9-10

TEL 048-470-7030 FAX 048-470-7022 <http://www.dst.co.jp>

## ● 仕様

電源電圧／電流	+5V±5%、600mA以下		
周波数範囲	50MHz～6GHz で指定された周波数±5% (typ) ※出力フィルターなしを選択した場合は、50MHz～3GHz の広帯域で、1kHz ステップでのプログラマブル出力が可能(ただしサイン波ではありません)		
周波数ステップ	50MHz ～ 3GHz	1kHz ステップ	3GHz ～ 6GHz 2kHz ステップ
出力レベル	+10dBm 以上		
出力インピーダンス	50Ω		
スプリアスレベル	-65dBc 以下		
高調波スプリアス	-40dBc 以下 (フィルター無しの場合 -8dBc 以下)		
位相雑音 6GHz (typical)	-80dBc/Hz	@100Hz	
	-97dBc/Hz	@1kHz	
	-102dBc/Hz	@10kHz	
	-99dBc/Hz	@100kHz	
	-126dBc/Hz	@1MHz	
内部基準周波数精度	±15ppm 以下 0°C～50°C温度範囲内		
外部クロック入力条件	10MHz -6dBm ～ +6dBm		
ロック時間	最大 40msec		
動作温度範囲	0°C～+50°C(熱抵抗 6.5°C/W)の放熱板に取り付け時		
外形寸法	50mm x 50mm x 12.5mm (突起物除く) 50mm x 50mm x 33.5mm (ヒートシンク付)		
インターフェース	(1) 調歩同期シリアル通信 9600bps、8ビット、1ストップビット、ノンパリティ 3.3V CMOS レベル (2) 3線式 SPI 制御 3.3V CMOS レベル		

## ● 位相雑音グラフ

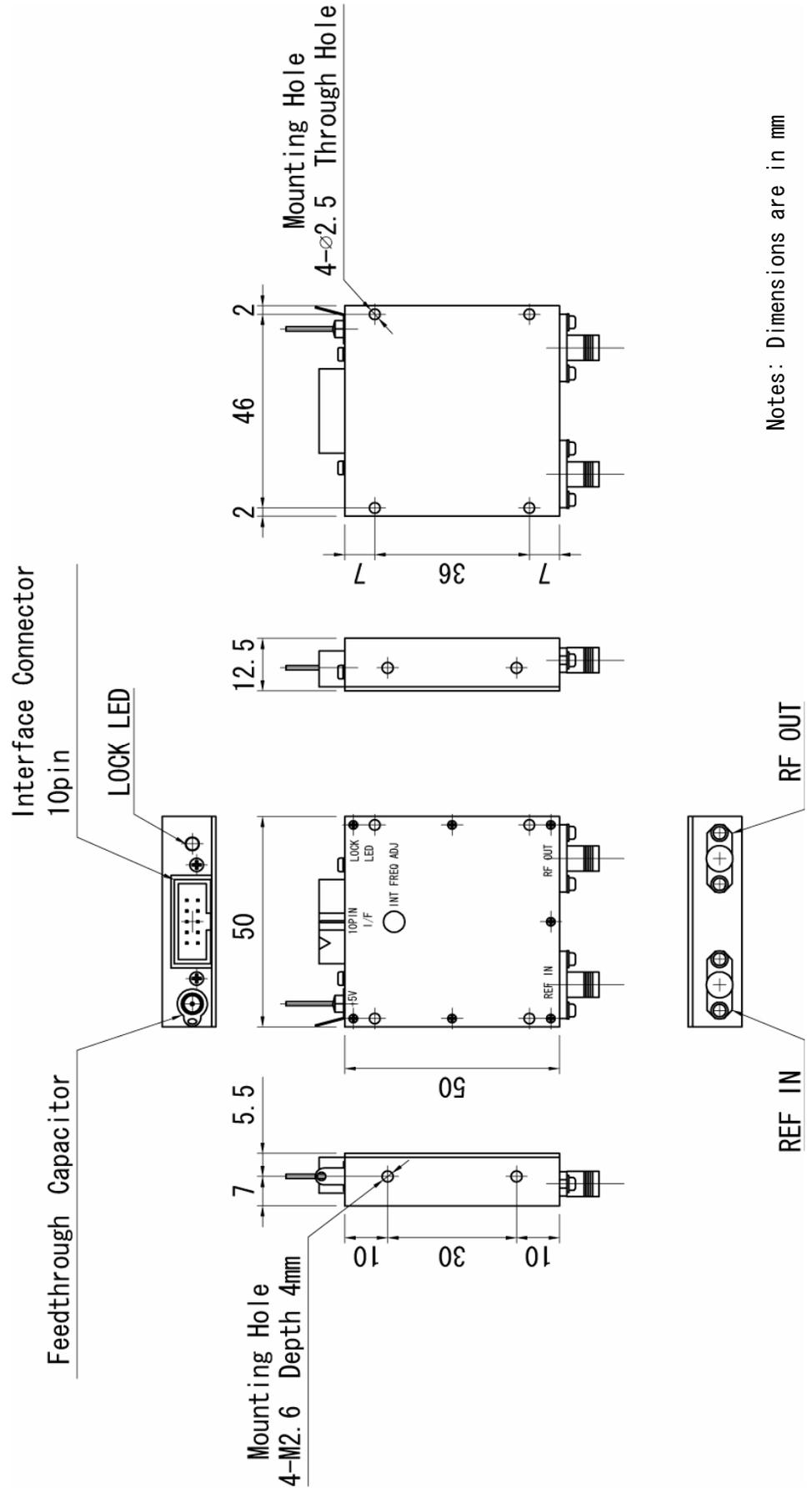


## ● オプション

USB インターフェース USBIF-01

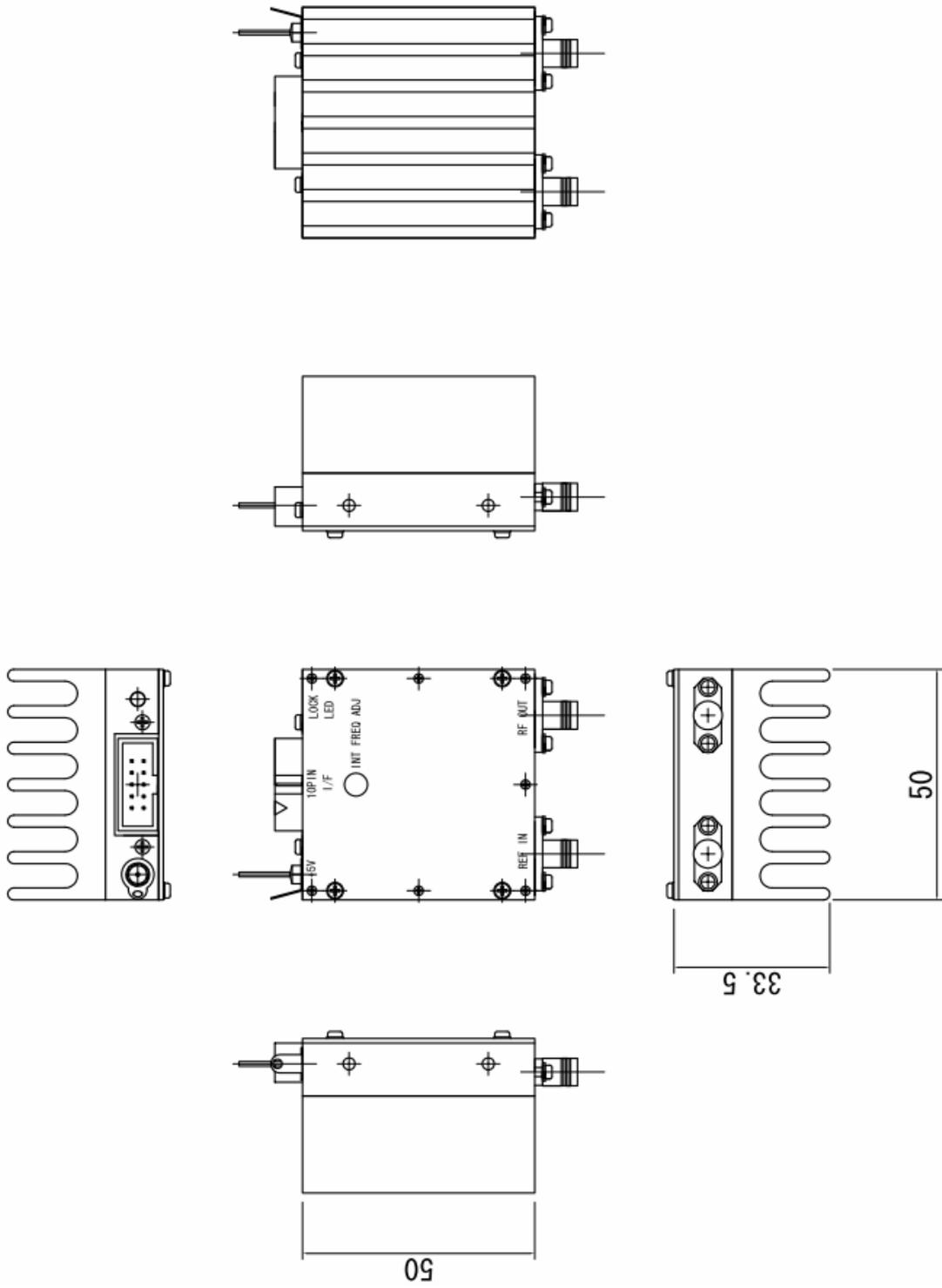


● DPL-6GF 外觀圖



Notes: Dimensions are in mm

● DPL-6GFH 外觀圖



Notes: Dimensions are in mm