

# 100M 基準信号発生器

型名 REF10MF



## 特長

- 外部 10MHz で位相ロック  
カスタムで 10MHz 以外の基準周波数での対応可
- 超小型
- 表面実装
- 100MHz の低位相雑音出力



株式会社ディエステクノロジー

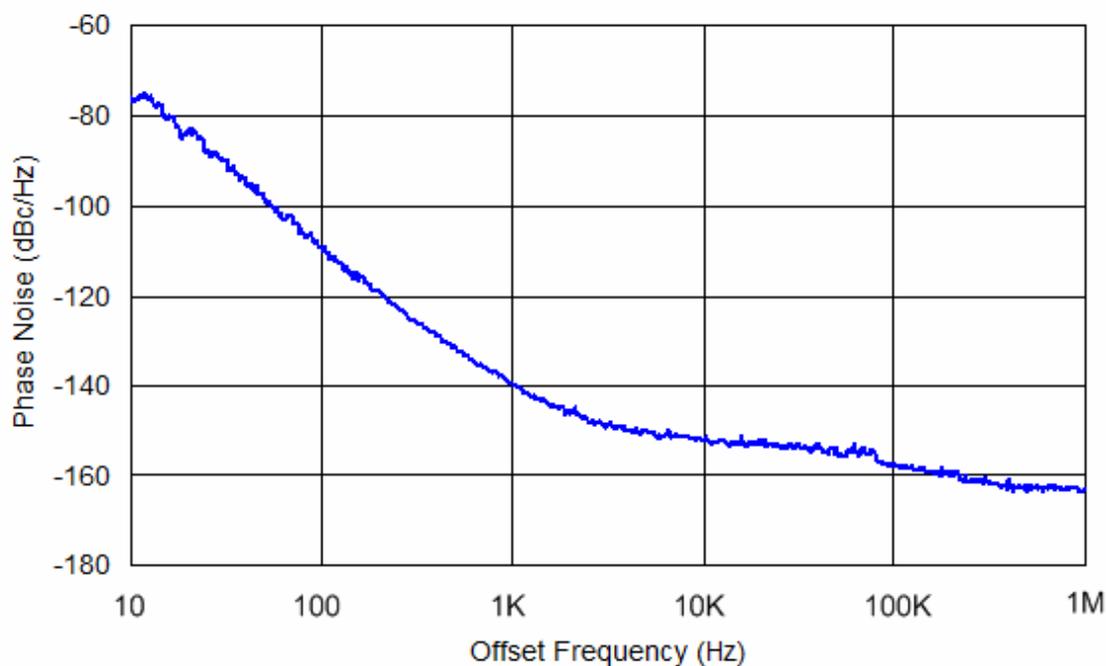
埼玉県朝霞市北原2-9-10

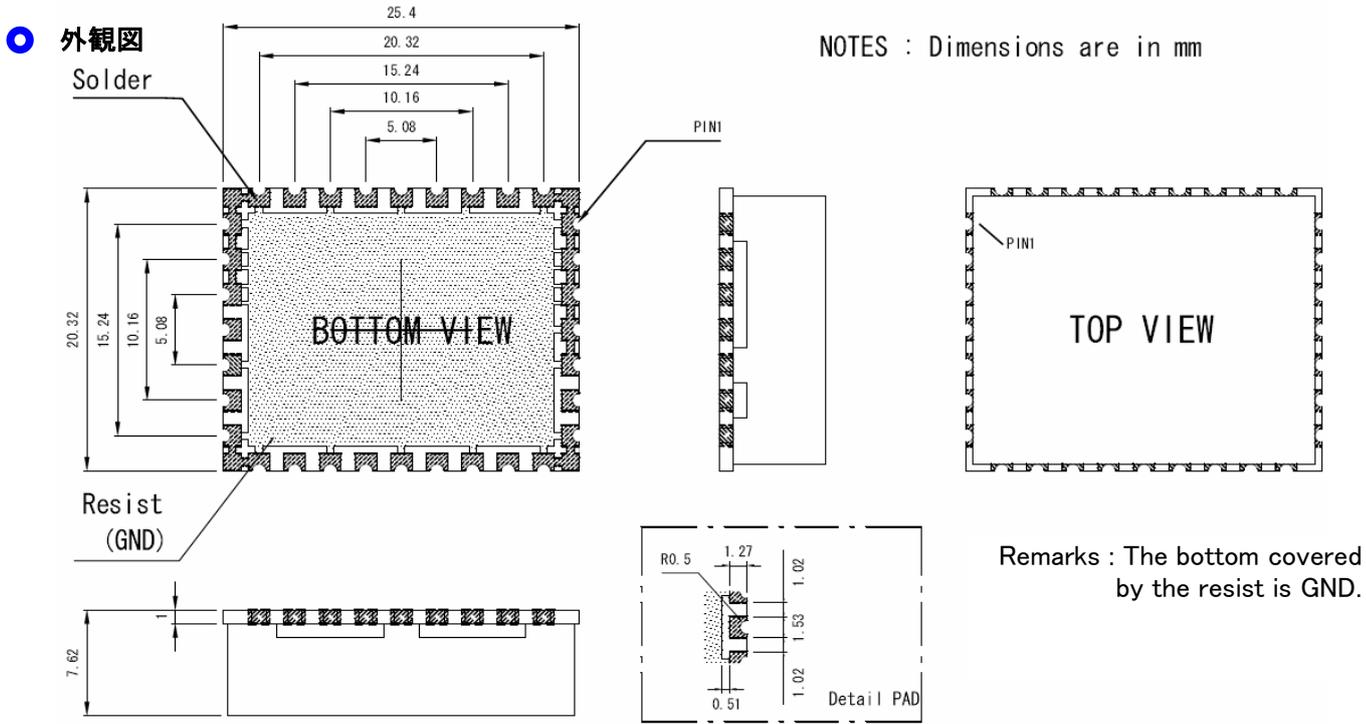
TEL 048-470-7030 FAX 048-470-7022 <http://www.dst.co.jp>

## ● 仕様

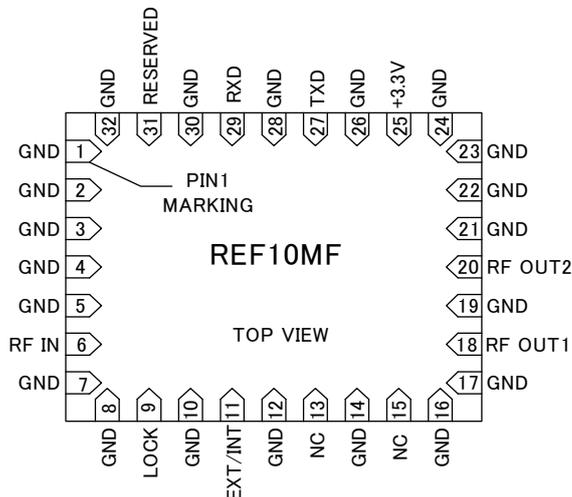
出力周波数	100MHz	
出力ポート数	2 ポート	
出力レベル	3.3 V CMOS	
位相雑音 100MHz (typical)	-75 dBc/Hz	@ 10 Hz
	-109 dBc/Hz	@ 100 Hz
	-140 dBc/Hz	@ 1 kHz
	-151 dBc/Hz	@ 10 kHz
	-157 dBc/Hz	@ 100 kHz
	-163 dBc/Hz	@ 1 MHz
外部基準信号周波数	10MHz	(特注で 10MHz 以外の周波数も対応可能)
外部基準信号レベル	+6dBm ~ +10dBm	サイン波または矩形波
外部基準信号入力インピーダンス	1K $\Omega$	
スプリアス	-70dBc 以下	(但し、高調波成分は除く)
PLL ループ帯域	10Hz	
外部クロック時ロックレンジ	10MHz $\pm$ 25ppm 以上	
内部クロック時周波数調整範囲	100MHz $\pm$ 25ppm 以上	
内部クロック時周波数精度	$\pm$ 15ppm 以下	0 ~ +60 $^{\circ}$ C
アンロック出力	ロック: High レベル 3.3V CMOS レベル	アンロック: Low レベル
動作温度範囲	0 ~ +60 $^{\circ}$ C	
保存温度範囲	-30 ~ +70 $^{\circ}$ C	
外形寸法	W 25.4 x D 20.32 x H 7.62 (mm)	
電源電圧	+3.3V $\pm$ 5% 最大 100mA	
インターフェース	調歩同期シリアル通信	9600bps, 8 ビット, 1 ストップビット, ノンパリティ 3.3V CMOS レベル

## ● 位相雑音グラフ





● ピン配置



● ピンの名称と説明

ピン番号	名称	説明
6	REF IN	10MHz 基準入力 1KΩ
9	LOCK	PLL ロック信号出力ピンです High: ロック Low: アンロック レベルは 3.3V CMOS です
11	EXT/INT	外部か内部クロックモードの選択入力です High: 外部 Low: 内部 内部でプルアップされています
13, 15	NC	未使用ピン
18	RF OUT1	100MHz 出力ピンです
20	RF OUT2	100MHz 出力ピンです
25	+3.3V	電源ピンです +3.3V を供給してください
27	TXD	調歩同期シリアル TX data データです レベルは 3.3V CMOS です
29	RXD	調歩同期シリアル RX data データです レベルは 3.3V CMOS です 内部でプルアップされています
31	RESERVED	(未使用) このピンはオープンにして下さい。

他のピンはすべて GND です。

pin1-5, 7, 8, 10, 12, 14, 16, 17, 19, 21 - 24 ,26, 28, 30, 32

